



Abbildung ähnlich

Datenblatt für Terminal Board

Artikel-Nr. : 6SL3055-0AA00-2TA0

Kunden-Auftrags-Nr. :
Auftrags-Nr. :
Angebots-Nr. :
Bemerkung :

Item-Nr. :
Komm.-Nr. :
Projekt :

¹⁾Gemäß IEC 61131-2 Typ 1
²⁾Die angegebenen Verzögerungszeiten beziehen sich auf die Hardware. Die tatsächliche Reaktionszeit hängt davon ab, in welcher Zeitscheibe der Digitaleingang bzw. Digitalausgang bearbeitet wird.
³⁾Die angegebenen Verzögerungszeiten beziehen sich auf die Hardware. Die tatsächliche Reaktionszeit hängt davon ab, in welcher Zeitscheibe der Digitaleingang bzw. Digitalausgang bearbeitet wird.
⁴⁾Wenn der Analogeingang mit ständig variierender Eingangsspannung im Sinne einer Signalverarbeitung betrieben wird, muss die Abtastfrequenz $f_a = 1/t$ Zeitscheibe mindestens dem doppelten Wert der höchsten Signalfrequenz f_{max} entsprechen.

Ein- / Ausgänge

Digitaleingänge ¹⁾	
Anzahl	4
Spannung	-3 ... 30 V
Low-Pegel	-3 ... 5 V
High-Pegel	15 ... 30 V
aufgenommener Strom bei DC 24 V	6 mA
Verzögerungszeit L→H, typ. ²⁾	50 µs
Verzögerungszeit H→L, typ. ²⁾	100 µs
Anschlussquerschnitt, max.	0,5 mm² (AWG 21)

Digitalausgänge	
Anzahl	4
Spannung	24 V DC
Laststrom, max.	500 mA
Verzögerungszeit, etwa ³⁾	150 µs
Anschlussquerschnitt, max.	0,5 mm² (AWG 21)

Analogeingänge	
Anzahl	2
Spannung	-10 ... 10 V
Innenwiderstand	65 kOhm
Auflösung ⁴⁾	13 bit + Vorzeichen
Anschlussquerschnitt, max.	0,5 mm² (AWG 21)

Analogausgänge	
Anzahl	2
Spannung	-10 ... 10 V
Laststrom, max.	-3 ... 3 mA
Auflösung	11 bit + Vorzeichen
Verzögerungszeit, etwa	200 µs
Anschlussquerschnitt, max.	0,5 mm² (AWG 21)

Elektrische Daten

aufgenommener Strom bei DC 24 V, max.	0,05 A
Anschlussquerschnitt, max.	2,5 mm² (AWG 14)
Absicherung, max.	20 A
Verlustleistung, max.	3 W

Mechanische Daten

Nettogewicht	0,1 kg (0,22 lb)
--------------	------------------

Normen

Eignungsnachweis	cULus
------------------	-------